



برنام‌آزودانا

(کاربرگ طرح درس)

تاریخ به‌روز رسانی: ۱۳۹۷/۱۰/۱۵

دائمه... مهندسی برق و کامپیوتر...

نیمسال اول/دوم سال تحصیلی ۹۶-۹۷..

نام درس		فارسی: ریزپردازنده ۱		تعداد واحد: نظری ۳ عملی..		مقطع: کارشناسی ■ کارشناسی ارشد □ دکتری □	
نام درس		لاتین:		پیش‌نیازها و هم‌نیازها: معماری کامپیوتر			
مدرس/مدرسین: امین اصغری		شماره تلفن اتاق: ۳۱۵۳۳۷۶۱					
پست الکترونیکی: a.asghari@semnan.ac.ir		منزلگاه اینترنتی:					
برنامه تدریس در هفته و شماره کلاس: دوشنبه ۱۷-۱۹، سه شنبه ۸-۱۰							
اهداف درس: آشنایی با اصول طراحی سیستم‌های مبتنی بر ریزپردازنده و میکروکنترلر							
امکانات آموزشی مورد نیاز:							
نحوه ارزشیابی		فعالیت‌های کلاسی و آموزشی		ارزشیابی مستمر(کوئیز)		امتحان میان‌ترم	
درصد نمره		۱۰٪		۵٪		۲۵٪	
		۶۰٪					
منابع و مأخذ درس		ریزپردازنده‌های پیشرفته از ۸۰۸۶ تا پنتیوم، تالیف: دکتر سید احمد معتمدی میکروکنترلرهای AVR، تالیف: دکتر حسن سیدرضی					

بودجه‌بندی درس

شماره هفته آموزشی	مبحث	توضیحات
۱	مروری بر روند پیشرفت ریزپردازنده‌ها	
۲	اصول طراحی ریزپردازنده‌ها	
۳	معماری داخلی ریزپردازنده ۸۰۸۶ - پایه‌های ریزپردازنده ۸۰۸۶	
۴	آدرس‌دهی در ریزپردازنده ۸۰۸۶ - سازمان‌دهی فضای حافظه	
۵	وقفه در ریزپردازنده ۸۰۸۶	
۶	ریزپردازنده ۸۰۸۸ - برنامه نویسی به زبان کد ماشین	
۷	دستورالعمل‌های ۸۰۸۶	
۸	دستورالعمل‌های ۸۰۸۶ و برنامه نویسی به زبان اسمبلی	
۹	برنامه نویسی به زبان اسمبلی	
۱۰	تراشه‌های جانبی	
۱۱	اصول میکروکنترلرهای AVR	
۱۲	حافظه - ثبات‌های کاری - پورت‌های ورودی-خروجی	
۱۳	تایمرها	
۱۴	تایمر LCD - watchdog	
۱۵	مبدل آنالوگ به دیجیتال - مقایسه کننده آنالوگ	
۱۶	پورت سری USART	